

§. 4 Beweisskizzen

Ziel: Führe eine Notation für Beweise mittels Programmlogiken ein.

Ansatz: Inkorrekte Programme mit Zwischenzuständen, die an den entsprechenden Stellen gelten.

→ Beweisskizze / Proof-Outline

Sequentielle Programme:

Beispiel:

```
{emp}
  x := cons(0);
  {x ↦ 0}
  [x] := 1;
  {x ↦ 1}
```

Diese Beweisskizze repräsentiert Transformations-schritte in der Programmlogik:

- M.1 (LFLLOCV) erhalten wir
 $\{emp\} x := cons(0) \{x \mapsto 0\}$
- M.1 (LMTV) gilt:
 $\{x \mapsto 0\} [x] := 1 \{x \mapsto 1\}$.
- M.1 (SEQ) folgt aus beiden Fakten:
 $\{emp\} x := cons(0); [x] := 1 \{x \mapsto 1\}$.

Konvention:

- Wir benutzen die Structural-Rules + (FRFRAME) implizit und schreiben

$\{x \mapsto 0\} c := cons(0) \{x \mapsto 0 \neq c \mapsto 0\}$.

Hier verwenden wir (LFLLOCV) + (FRFRAME) + (CONSEQUENCE).

• Wenn wir die Verwendung von (CONSEQUENCE) ^{explizit machen wollen,} schreiben wir aufeinander folgende Beziehungen:

$$\{x \mapsto 0\} \{x \mapsto 0 * \text{map } c := \text{const } 0\} \{x \mapsto 0 * c \mapsto 0\}.$$

Parallele Programme:

Hier nutzen wir Zustandsansichten auf ganz ähnliche Weise, allerdings geben wir auch die Verwendung der Ressourcen-Invarianten an.

(PRR)

$$\begin{array}{l} \{P_1 * P_2\} \\ \{P_1\} \parallel \{P_2\} \\ c_1 \parallel c_2 \\ \{Q_1\} \parallel \{Q_2\} \\ \{Q_1 * Q_2\} \end{array}$$

(ATOM)

$$J \vdash \left(\begin{array}{l} \{P\} \\ \text{atomic } \{ \\ \{P * J\} \\ c \\ \{Q * J\} \\ \} \\ \{Q\} \end{array} \right)$$

(SHARE)

$$\begin{array}{l} \{P * J\} \\ \{P\} \\ c \\ \{Q\} \\ \{Q * J\} \end{array}$$

8.5 Ownership - Transfer

Ziel: Zeige, dass sich eine atomare Variante des Message-Passing-Idioms in CSL verifizieren lässt.

Message-Passing:

$$\begin{array}{l} T_1: \left. \begin{array}{l} \vdots \\ \vdots \end{array} \right\} \begin{array}{l} \text{schreibe} \\ \text{speichere} \end{array} \\ \{flag\} := 1; \end{array} \parallel \begin{array}{l} T_2: \left. \begin{array}{l} \text{do} \\ r := \{flag\}; \\ \text{while } (r = 0); \\ \vdots \end{array} \right\} \begin{array}{l} \text{Busy-} \\ \text{Waiting} \end{array} \\ \vdots \text{ Lies den Speicher aus} \end{array}$$

Genauer wollen wir zeigen, dass die geschriebene Speicher mithilfe der Ressourcen-Invarianten vom lokalen Speicher des einen in den lokalen Speicher des anderen Threads wandert

Definition $J := c \mapsto 0 \vee (c \mapsto 1 * x \mapsto 1)$

```

{emp}
x := cons(0);
{x ↦ 0}
c := cons(0);
{x ↦ 0 * c ↦ 0}
{x ↦ 0 * emp * J}

```

	$\{x \mapsto 0 * emp\}$	
		$\{emp\}$
		<u>atomic</u> {
		$\{emp * J\}$
		$\{c \mapsto 0 \vee (c \mapsto 1 * x \mapsto 1)\}$
		$t := [c];$
		$\{(c \mapsto 0 \wedge t = 0) \vee$
		$(c \mapsto 1 * x \mapsto 1 \wedge t = 1)\}$
		assume $(t = 1);$
		$\{[(c \mapsto 0 \wedge t = 0) \vee$
		$(c \mapsto 1 * x \mapsto 1 \wedge t = 1)] \wedge t = 1\}$
		$\{x \mapsto 1 * c \mapsto 1\}$
		$[c] := 0;$
		$\{x \mapsto 1 * c \mapsto 0\}$
		$\{x \mapsto 1 * J\}$
		}
		$\{x \mapsto 1\}$
		$t := [x];$
		$\{x \mapsto 1 \wedge t = 1\}$
		$\{emp * (x \mapsto 1 \wedge t = 1)\}$
		$\{x \mapsto 1 \wedge t = 1\}$

$\{(x \mapsto 1 \wedge t = 1) * J\}$

$\{x \mapsto 1 \wedge t = 1 * c \mapsto 0\}$